



**קורות חיים לדוגמה:**

**ישראל ישראל**

ת.ז.:

טלפונים:

מספר תעודת זהות

תאריך לידה:

כתובת:

5.3.1975

מצב משפחתי:

נשוי (לא חובה)

תאריך עליה:

במידה ורלוונטי

**השכלה:**

היום – 2008 M.B.A במנהל עסקים- אוניברסיטת תל אביב, שנה ראשונה.

1996 - 2002 B.S.c בהנדסת מחשבים ומדעי המחשב, הטכניון – ממוצע ציונים 85.

קבוצות התמחות – VLSI, תקשורת מחשבים, עיבוד אותות.  
פרויקט מעבדה ל VLSI – תכנון ומימוש מעבד RISC עם מנגנון מתקדם לחיזוי Pipeline Stalls  
בשפת VHDL.

**ניסיון מקצועי:**

היום - 2006

**Company Name – Design Verification Engineer** (רצוי באנגלית כאשר

פונים לשוק ההייטק)

מהנדס פיתוח בצוות הוורפיקציה בפרויקט SOC מורכב בתחום ה VOIP,  
ללקוח ייעודי XXX. בתפקידי הייתי אחראי על:

- הקמת סביבת ורפיקציה חדשה לחלוטין – כולל שילוב כלים חדשים וקיימים כגון NC-Sim, Specman, Seamless.
- פיתוח סביבות בדיקה וטסטים למודולים בדגש על אינטגרציה ברמת המערכת בשפות Verilog, VHDL, Specman, ו-C.
- שימשת ערוץ הקשר אל הלקוח (שם לקוח) בכל ענייני הוורפיקציה כולל תמיכה, הדרכה אצל הלקוח בחו"ל בשילוב סביבת הוורפיקציה הייעודית.
- ביצוע סימולציות ו Debug ברמת ה SOC וברמת המודולים השונים כגון (ARM1176, C64, DSP, LCD, DDR ומודולים ייעודיים נוספים).

2004 - 2005 **Company Name - Firmware Engineer** (רצוי באנגלית כאשר

פונים לשוק ההייטק)

מהנדס פיתוח בצוות XXX במחלקת ה Wireless Lan, במהלך עבודתי פיתחתי Low Level C בסביבת ARM וציפ ייעודי.  
בעל ידע מעמיק בממשקי חומרה תוכנה, ניסיון בביצוע אינטגרציית חומרה-תוכנה.  
במהלך עבודתי רכשתי ניסיון וידע ב TCP/IP ו UDP.

2001 – 2004 **שם חברה** (רצוי באנגלית כאשר פונים לשוק ההייטק)

התחלתי כסטודנט בצוות פיתוח תוכנה לרכישת ועיבוד תמונות בתחום הרפואי, במהלך עבודתי מימשת אלגוריתמים לעיבוד תמונה, בסביבת Windows Visual Studio בשפות C/C++.  
בשנת 2003 נקלטתי כמהנדס בצוות פיתוח תוכנה בשם צוות או מחלקה בארגון.

2000 – 2001 **שם חברה** (רצוי באנגלית כאשר פונים לשוק ההייטק) - מחלקת הפיתוח

סטודנט במחלקת בדיקות תוכנה ואינטגרציה בתחום התקשורת הלוויינית.

1998 – 2000 **שם חברה** (רצוי באנגלית כאשר פונים לשוק ההייטק) - תמיכה טכנית

**שרות צבאי:**

1995 – 1998

תפקיד-מה עשית בצבא.

פירוט קצר של התפקיד.

שחרור בדרגת ציין דרגה.



**ידע/ ניסיון מקצועי:**

Verilog, VHDL, Specman, Verification Environments, Arm Cores and Development Tools, TI C64 DSP, Code Composer, Assembly, C\C++, TCP/IP, Wireless Lan.

**קורסים והשתלמויות מקצועיות:**

- Verilog
- Specman
- System Verilog

**שפות:**

עברית – שפת אם.  
אנגלית – שליטה מצוינת הן בכתב והן בעל פה.

המלצות תשלחנה ע"פ דרישה.